

Plano e Relatório Semestral de Atividades Docentes: Relatório 2016/1

Dados Cadastrais	
Campus:	Jaraguá do Sul (GW)
Nome:	Aldo Zanella Junior
Regime de trabalho:	40 horas DE
Efetivo:	Sim
Afastamento:	Não
Área principal de atuação:	ELETROTÉCNICA
Titulação:	Mestre

RESUMO - CH TOTAL: 39.99			
Atividade	CH	Atividade	CH
1. Atividades de Ensino	28.99	4. Gestão e Representação	5
2. Atividades de Pesquisa	4	5. Atividades de Capacitação	0
3. Atividades de Extensão	2		

1. Atividades de ensino

1.1 Aulas

Tipo de oferta	Bolsa?	Tipo de curso	Curso	Componente curricular	Nova?	Nº aulas	Duração (min)	CH
Periódica	Não	Técnico	Eletrotécnica	Eletrônica Digital	Sim	72	50	3.27
Periódica	Não	Técnico	Eletrotécnica	Eletrônica Analógica	Não	72	50	3.27
Periódica	Não	Técnico	Mecânica	Comandos Elétricos	Não	72	50	3.27

Subtotal: 9.81

Resumo das atividades: 1.1 Aulas

Nada consta.

1.2 Atividades de organização de ensino

Atividade	CH
Atividades de organização de ensino	8.18

Subtotal: 8.18

Resumo das atividades: 1.2 Atividades de organização de ensino

Nada consta.

1.3 Atividades apoio ao ensino

Tipo	Estudantes envolvidos	CH
Atendimento extra-classe a discentes		2
Reuniões pedagógicas (área, curso, departamento)		4
Supervisão e orientação direta de estágio	Guilherme Schlichting	1
Supervisão e orientação direta de estágio	Paula Falenski	1
Supervisão e orientação direta de estágio	Debora Florencio	1
Supervisão e orientação direta de estágio	Robson Silva	1
Supervisão e orientação direta de estágio	Arthur Francisco da Rosa	1

Subtotal: 11.00

Resumo das atividades: 1.3 Atividades de apoio ao ensino

Nada consta.

2. Atividades de Pesquisa

Atividade	Título da pesquisa	Aluno(s)	Doc. aprovação	CH
Elaboração e submissão de resumos expandidos, artigos científicos em Anais de eventos e periódicos com ISSN	Aplicação de Arduino para controle de luminosidade em ambientes diversos	Paula Falenski	Aguardando aprovação	2
Elaboração e submissão de projetos para agências de fomento, para editais internos e externos ou em parceria com instituições externas	Desenvolvimento de bancada de teste para portas lógicas TTL de duas entradas	Guilherme Schlichting	Aguardando aprovação	2

Subtotal: 4.00

Resumo das atividades: 2. Atividades de Pesquisa

Nada consta.

3. Atividades de Extensão

Atividade	Título da extensão	Aluno(s)	Doc. aprovação	CH
Orientação de bolsistas ou voluntários nos projetos aprovados pela Instituição	Manufatura Integrada	Paula Falenski	Aguardando documento	2

Subtotal: 2.00

Resumo das atividades: 3. Atividades de Extensão

Nada consta.

4. Atividades de Gestão e Representação

4.1 Gestão (não informado)

Resumo das atividades: 4.1 Gestão

Nada consta.

4.2 Designação (não informado)

Resumo das atividades: 4.2 Designação

Nada consta.

4.3 Representação

Tipo	Portaria	Representação	CH
	PI 024/2016	Membro docente	1
	PI 115/2015	Coordenação de laboratório de Eletrônica	4

Subtotal: 5.00

Resumo das atividades: 4.3 Representação

Nada consta.

5. Capacitação (não informado)

Resumo das atividades: 5. Capacitação

Nada consta.

Informações sobre avaliação do planejamento

Aprovado pela chefia em 08/09/2016 15:33:42

Avaliador: delcio.demarchi - O docente foi orientado a descrever todas as atividades desenvolvidas no semestre, planejadas ou não, com mais detalhes.

Informações sobre preenchimento do plano

Preenchimento inicial

11/04/2016 14:51:06

Última alteração

29/07/2016 10:28:05